

Ödev Sorusu:

Saat modlu ardışıl bir devre x-girişinden saat ile senkronlu olarak seri biçimde data bitleri almaktadır. Bu data bitlerini dörtlü gruplar halinde kontrol eden ve her dörtlü gruptaki ilk, ikinci ve son bit 1 olduğu zaman (yani 1101 veya 1111 olduğunda) dördüncü saat periyodunda z çıkışını lojik-1 yapan bu saat-modlu ardışıl bir devreyi, deney föyünde ele alınan adımları takip ederek tasarlayınız.

- Ödev Grupça (Laboratuvar Grupları) veya bireysel olarak yapılabilir
- Dileyen öğrenciler (3 öğrenciyi geçmemek kaydıyla) deney gruplarından farklı olarak kendi oluşturacakları gruplarla da ödevi yapabilirler.
- Ödevin Teslim Tarihi: 20.12.2019 Cuma veya 23. 12.2019 Pazartesi Günü Ders Saati (Cuma grubundaki öğrenciler de ödevlerini pazartesi günü teslim edebilir.)
- Ödev teslimi sırasında ödevi yapan öğrencilerin bir arada bulunması gereklidir.